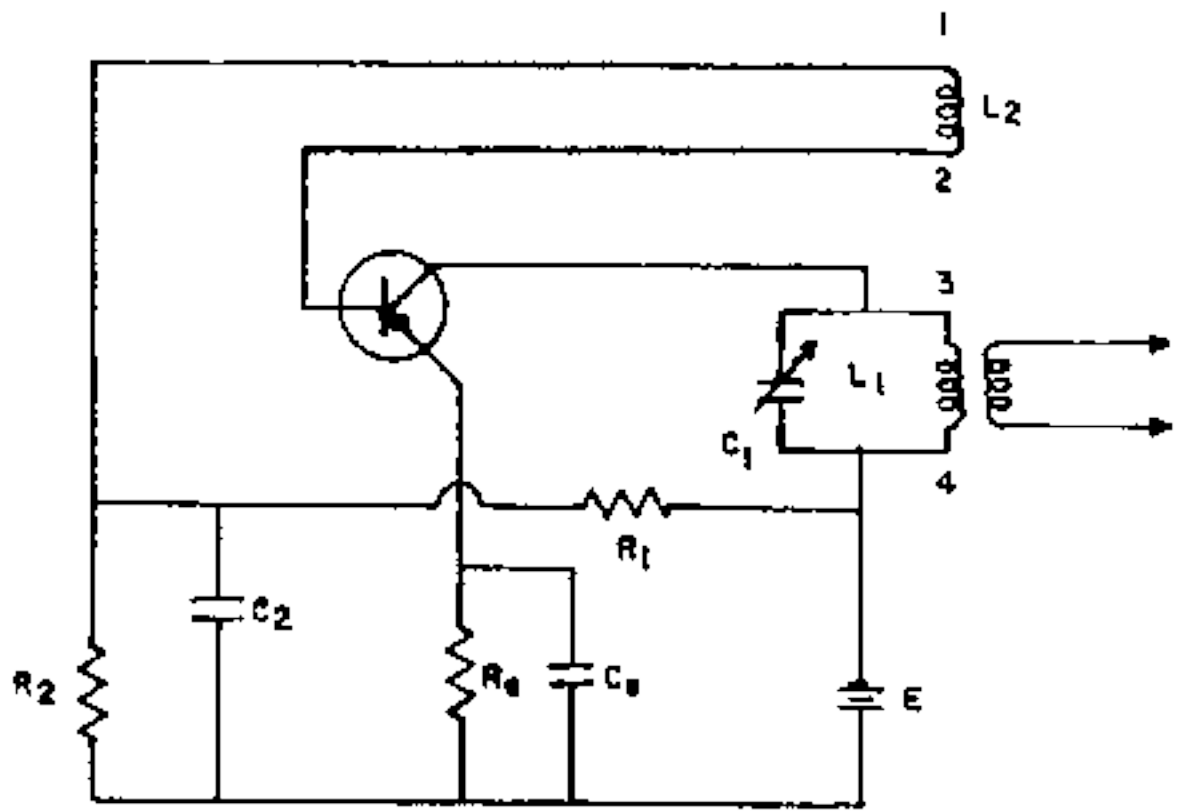


No esquema apresentado



- a) representa-se um oscilador de base sintonizada .....
- b) os enrolamentos de  $L_1$  e  $L_2$  podem fazer-se em qualquer sentido.
- c)  $L_1$  induz tensão em  $L_2$  .....
- d) o valor de  $C_1$  deve ser baixo .....

Nota :

- a) o oscilador é de colector sintonizado
- b) os enrolamentos de  $L_1$  e  $L_2$  devem ser feitos de modo que, quando o terminal 2 é positivo, o terminal 3 é negativo, para que haja a relação de fase apropriada entre a entrada e a saída.
- c) parte da tensão de frequência determinada por  $L_1 C_1$  é induzida em  $L_2$  (indução magnética entre  $L_1$  e  $L_2$ ) e aplicada à entrada (base)
- d) convém que o valor de  $C_1$  seja elevado para atenuar os efeitos das variações das capacidades internas do transistor devido à variação de temperatura e à alteração possível das condições de funcionamento da unidade. Tais variações das capacidades internas do transistor seriam susceptíveis de fazer variar a frequência do oscilador.