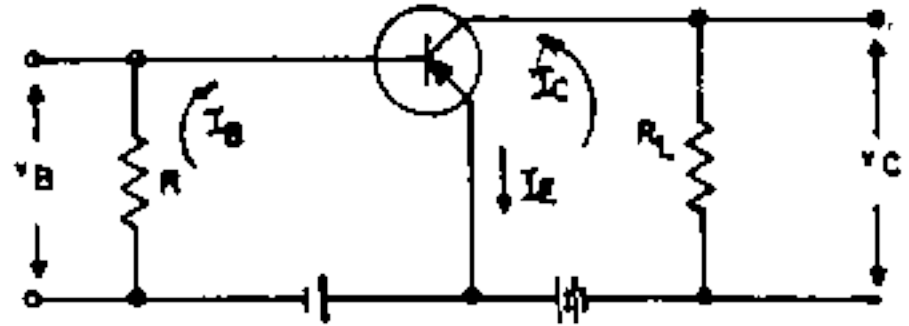


- Nota : a) a corrente i_p produz uma queda de tensão (v_p) na impedância Z , de valor superior a v_g
- b) v_g é a tensão de entrada e v_p a tensão de saída
- c) a tensão contínua de placa é positiva em relação ao cátodo e a de grelha é negativa em relação ao cátodo
- d) a tensão contínua de placa é igual a V_p menos a queda de tensão em Z .

3.4.1.2.2

No circuito cujo esquema se apresenta aqui



- a) v_C é menor que v_B
- b) a corrente I_B não é influenciada por v_B
- c) a corrente I_E é igual à diferença entre I_C e I_B
- d) os portadores maioritários são lacunas e as correntes I_B , I_E e I_C são correntes de electrões.

- Nota : a) v_C (componente alternada) é muito maior que a tensão alternada v_B (ganho de tensão da ordem dos milhares)
- b) a corrente I_B varia ao ritmo de v_B , dando origem a que I_C e v_C variem ao mesmo ritmo.
- c) I_E é igual a $I_B + I_C$
- d) Como se trata de um transistor PNP, os portadores maioritários são lacunas.

As lacunas do emissor dirigem-se para a base onde um pequeno número delas é anulado pelos electrões livres da base, seguindo as restantes para o colector onde são anuladas pela corrente I_C (corrente electrónica).

Por cada electrão livre que anula uma lacuna na base, surge um outro fornecido pela corrente I_B e por cada lacuna anulada na base